

	<u>Typ</u>	<u>L #</u>	<u>Hits</u>	<u>Search T xt</u>
<u>1</u>	<u>BRS</u>	<u>L1</u>	<u>47</u>	<u>clock adj2 storage adj2 (circuits or circuit)</u>
<u>2</u>	<u>BRS</u>	<u>L2</u>	<u>1618</u>	<u>data adj2 storage adj2 (circuit or circuits)</u>
<u>3</u>	<u>BRS</u>	<u>L3</u>	<u>6</u>	<u>1 same 2</u>
<u>4</u>	<u>BRS</u>	<u>L4</u>	<u>22</u>	<u>1 and 2</u>
<u>5</u>	<u>BRS</u>	<u>L5</u>	<u>16</u>	<u>4 not 3</u>
<u>6</u>	<u>BRS</u>	<u>L6</u>	<u>34</u>	<u>clock adj2 storage adj2 (circuits or circuit)</u>
<u>7</u>	<u>BRS</u>	<u>L7</u>	<u>1793</u>	<u>data adj2 storage adj2 (circuit or circuits)</u>

	<u>DBs</u>
<u>1</u>	<u>US-</u> <u>PGPUB;</u> <u>USPAT</u>
<u>2</u>	<u>US-</u> <u>PGPUB;</u> <u>USPAT</u>
<u>3</u>	<u>US-</u> <u>PGPUB;</u> <u>USPAT</u>
<u>4</u>	<u>US-</u> <u>PGPUB;</u> <u>USPAT</u>
<u>5</u>	<u>US-</u> <u>PGPUB;</u> <u>USPAT</u>
<u>6</u>	<u>USOCR;</u> <u>EPO;</u> <u>JPO;</u> <u>DERWE</u> <u>NT;</u> <u>IBM TD</u> <u>B</u>
<u>7</u>	<u>USOCR;</u> <u>EPO;</u> <u>JPO;</u> <u>DERWE</u> <u>NT;</u> <u>IBM TD</u> <u>B</u>

	<u>Type</u>	<u>L #</u>	<u>Hits</u>	<u>Search T xt</u>
<u>8</u>	<u>BRS</u>	<u>L8</u>	<u>2</u>	<u>6 same 7</u>

	<u>DBs</u>
<u>8</u>	<u>USOCR;</u> <u>EPO;</u> <u>JPO;</u> <u>DERWE</u> <u>NT;</u> <u>IBM TD</u> <u>B</u>